

Descriere porturi pentru MC9S12DP256

Porturi paralele

PORTx, PTx - DATA PARALEL PORTS	pag. 59
DDRx - DATA DIRECTION (0=Input, 1=Output)	pag. 59
PORTB - port B unde sunt conectate cele 8 LED-uri	pag. 129 / 131
PORTE - portul paralel E	pag. 132
PTH - port H unde sunt conectate cele 8 switch-uri	pag. 241
PERH - Pull Device Enable Register	pag. 243

TIMERE (RTI - Real Time Interrupt)

RTICTRL - RTI Control Register	pag. 287 / 288
CRGINT - CRG Enable Register	pag. 283
CRGFLG - CRG Flags Register	pag. 281
Interrupt Vector Table	pag. 144-146

$$T_{RTI} = T_{CLK} * 1024 * N_{prescale_rate} * N_{counter_target}$$

COMUNICAȚIA SERIALĂ

SCI0BDL, SCI0BDH - SCI Baud Rate Register	pag. 396
SCI0CR1 - SCI Control Register 1	pag. 397
SCI0CR2 - SCI Control Register 2	pag. 399
SCI0SR1 - SCI Status Register	pag. 401
SCI0DRL - SCI Data Register Low	pag. 405

$$SCI_{baud_rate} = \frac{SCI_{module_clock}}{16 * SCIBR[12:0]}, \quad SCI_{module_clock} = \frac{T_{CLK}}{2}$$