

SYSTEM

SOPT - SYSTEM OPTION REGISTER	5.9.4 / pag. 75
SRS - SYSTEM RESET STATUS REGISTER	5.9.2 / pag. 74
COP - WRITE TO SRS - WATCHDOG	

INTERNAL CLOCK

ICGC1 - CONTROL REGISTER 1	8.3.1 / pag. 135
ICGC2 - CONTROL REGISTER 2	8.3.2 / pag. 137
ICGS1 - STATUS REGISTER 1	8.3.3 / pag. 138

PARALLEL I/O PORTS

PTxD - DATA PORT	6 / pag. 81
PTxDD - DATA DIRECTION (0=input, 1=output)	6 / pag. 81
PTxPE - PullUp Enable (1=Enable)	6.7.2 / pag. 89

//porturi paralele utile 6.3/pag. 82 si 6.7/pag. 88

PTAD - portul A la care sunt legate cele 8 switch-uri

PTFD - portul F la care sunt legate cele 8 leduri

PTCD - portul C la care sunt legate SW1 pe bit 2 si SW2 pe bit 6

PTDD - portul D la care sunt legate SW3 pe bit 3 si SW4 pe bit 2

TIMERS

TPMxSC - STATUS AND CONTROL	10.4.1 / pag. 170
TPMxMODH, TPMxMODL - COUNTER MODULO 8	10.4.3 / pag. 172

SERIAL COMMUNICATION

SCIxBD (SCIxBDH, SCIxBDL) - BAUD RATE REGISTERS	11.2.1 / pag. 186
SCIxC1 - CONTROL REGISTER 1	11.2.2 / pag. 187
SCIxC2 - CONTROL REGISTER 2	11.2.3 / pag. 188
SCIxS1 - STATUS REGISTER 1	11.2.4 / pag. 189
SCIxD - DATA REGISTER	11.2.7 / pag. 192